

NCUの問題データ

モジュール1の続き

蜂谷 崇

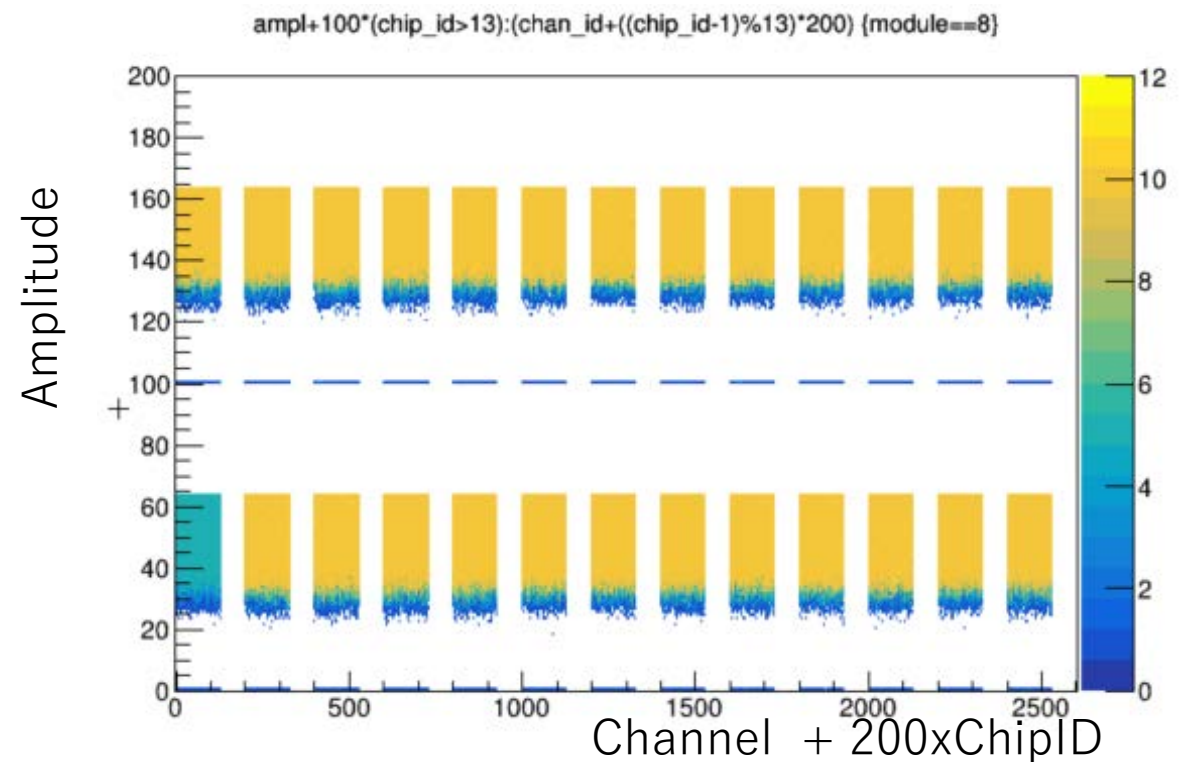
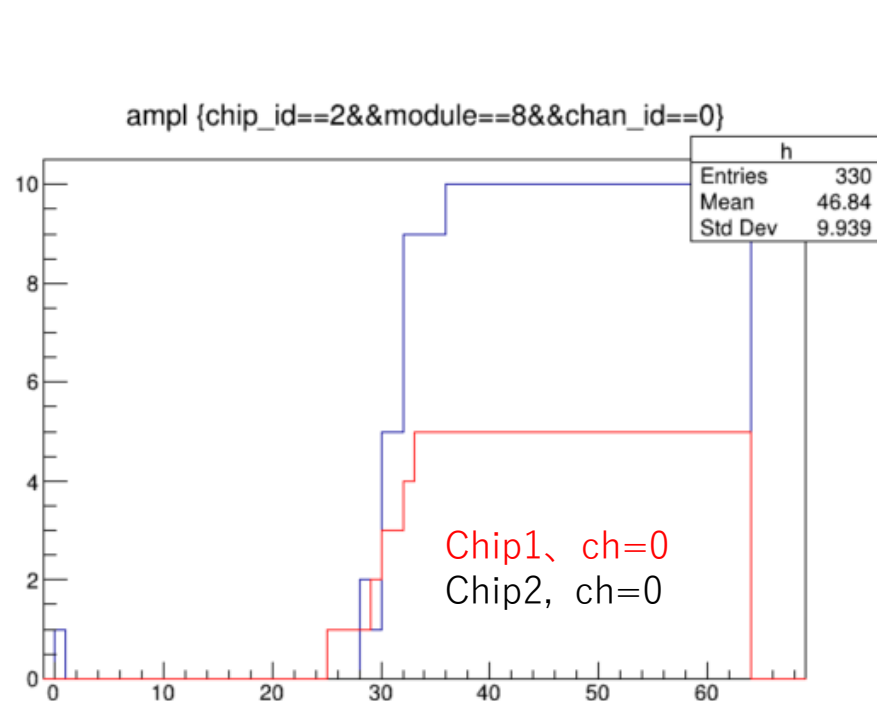
- NCUの問題があるモジュール

- モジュール 1

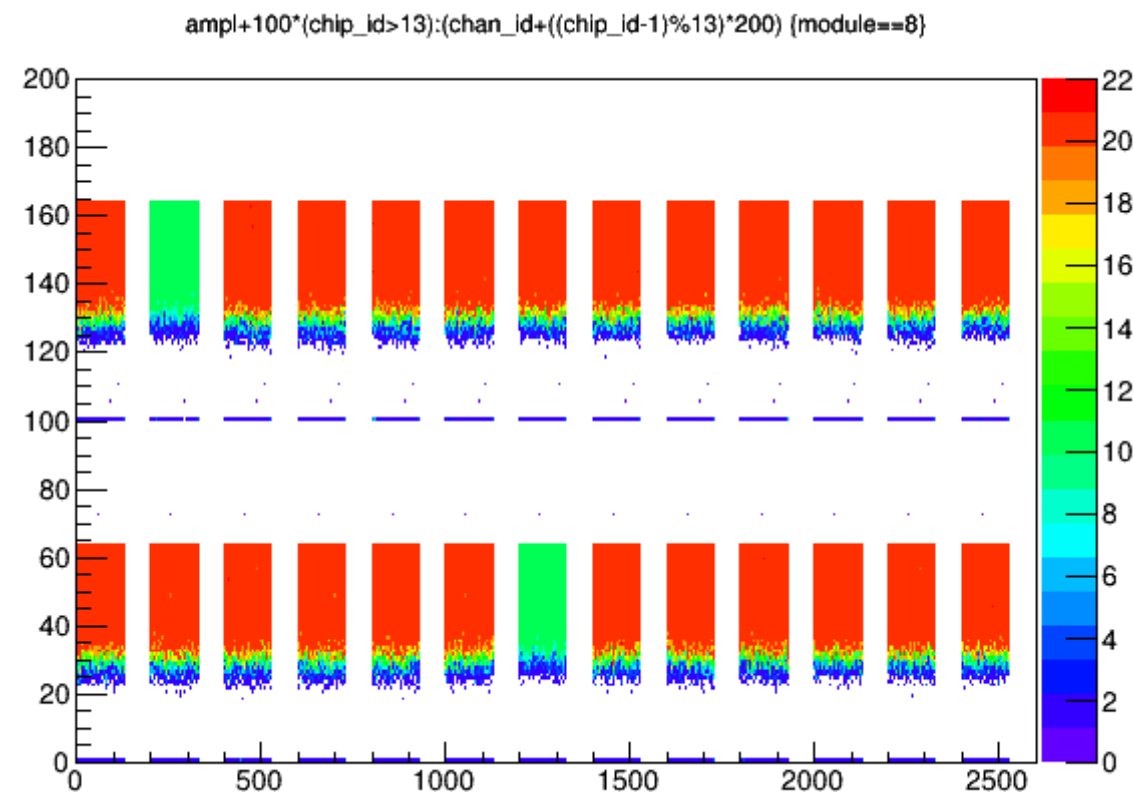
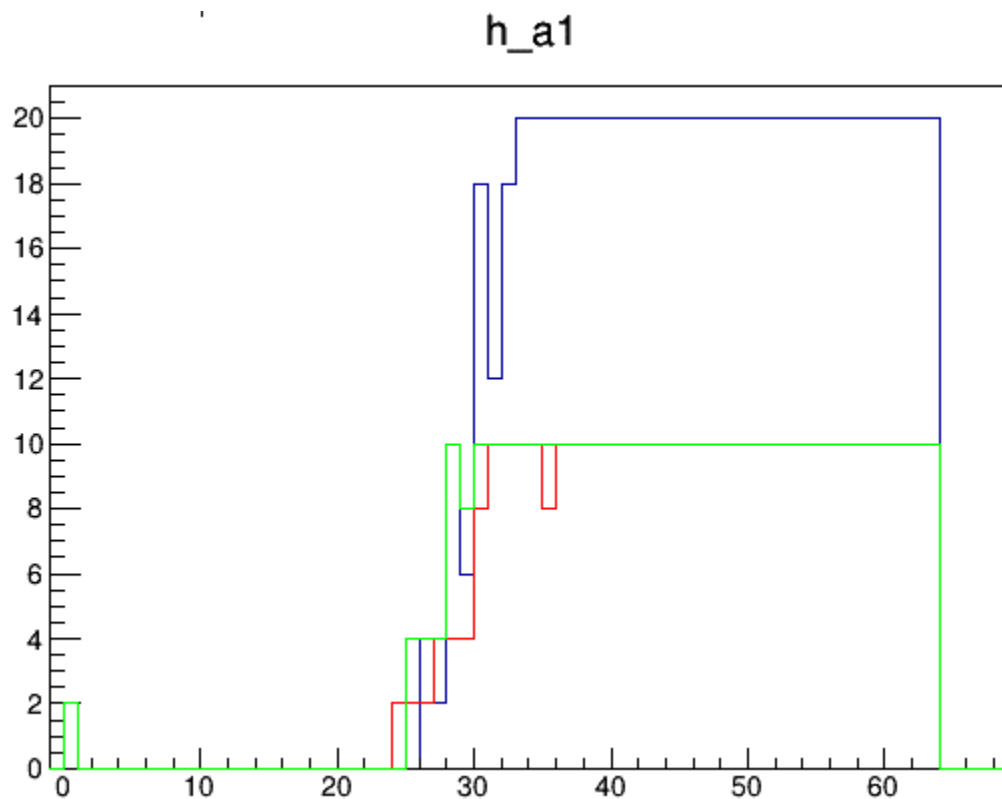
- 症状：

- テストパルス時、Chip = 1 のエントリーが半分

- 同じような症状が以前NWUのセンサーでも見られた。← 確認した

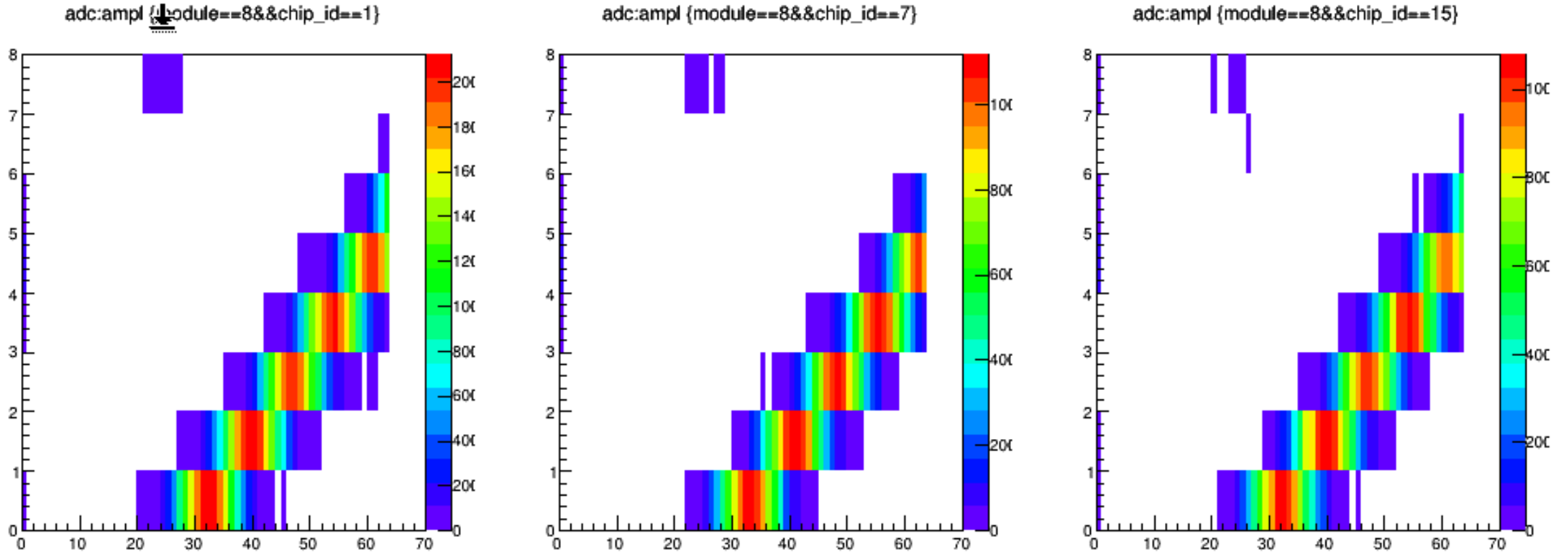


20200124 @NWU : テストパルスデータ



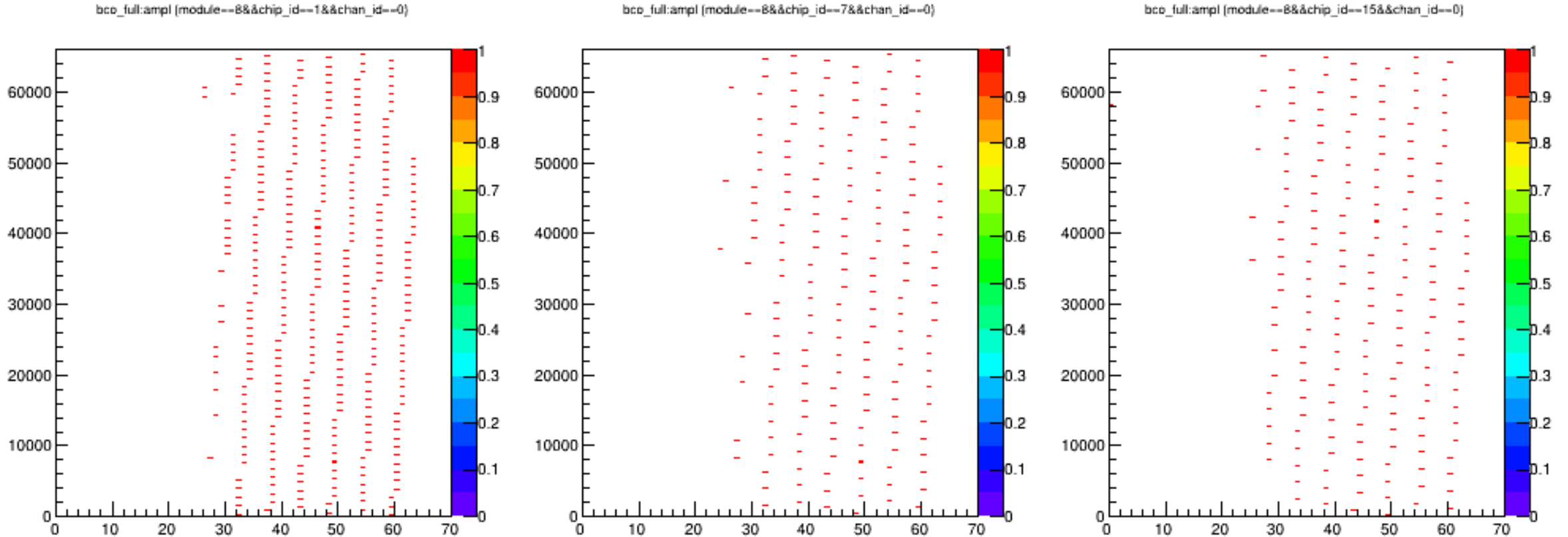
- 全てのチップで20エントリー/ampl/ch
 - チップ7, 15はその半分=10エントリー

20200124 @NWU : ADC 相関



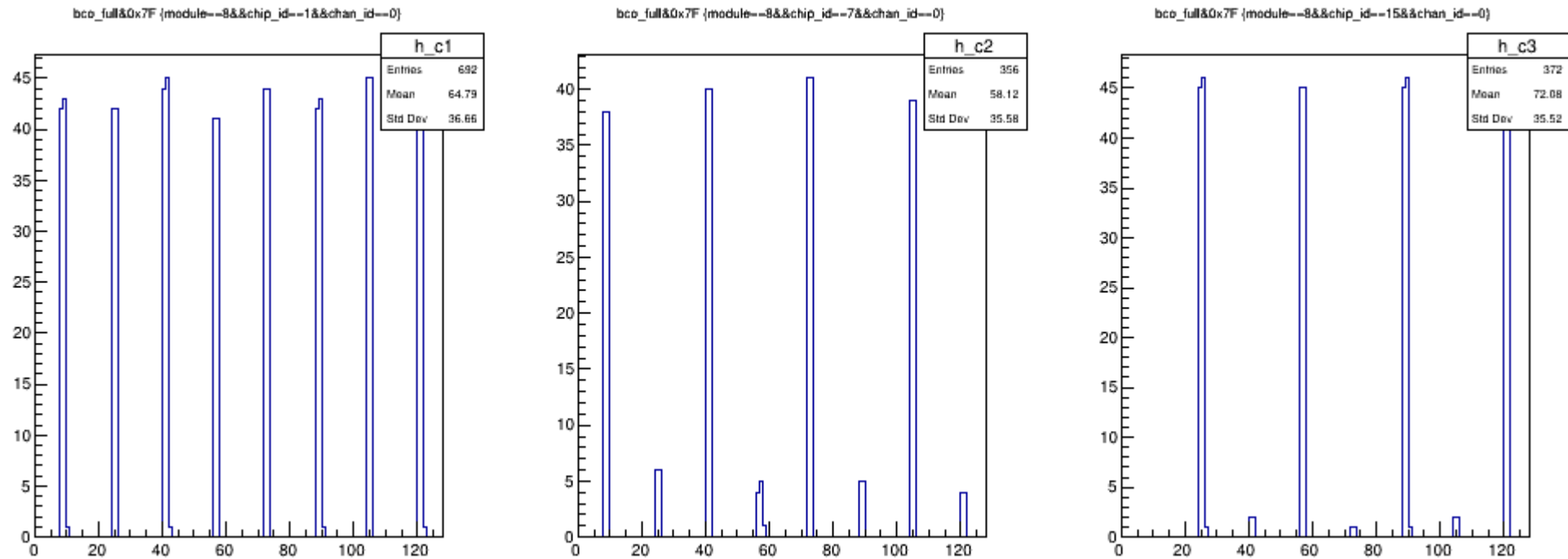
- Chip=7, 1 5 もADC相関はほかのチップと同じく、きれいな相関が見えている。

20200124 @NWU : データタイミング



- Chip=7, 15(10エントリー)では、来るデータ数が他の物(左)の半分になっている。

20200124 @NWU : データタイミング2

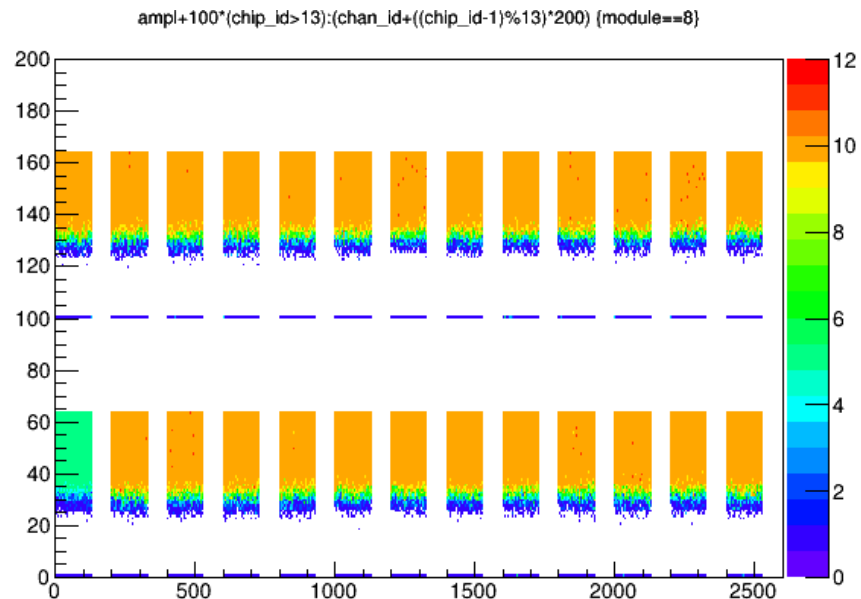
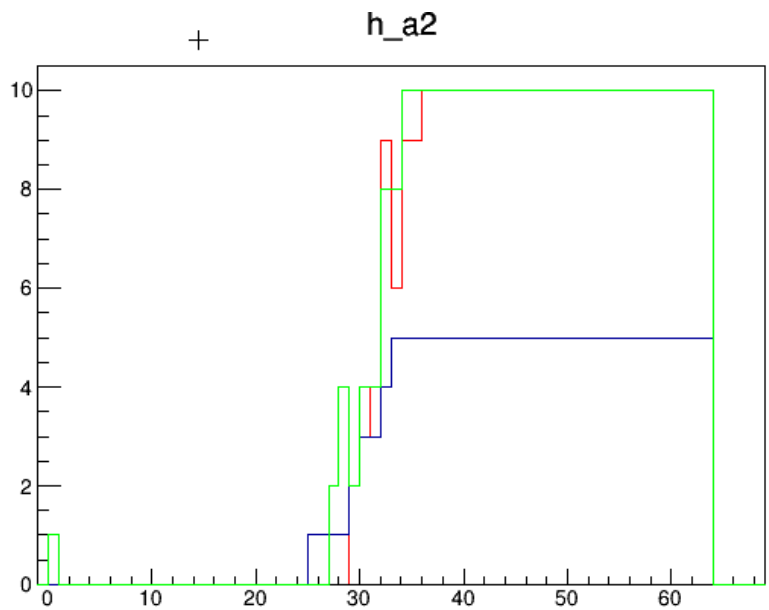


- 各データあたり連続して2つのデータが来ているので、20エントリー。
- Chip=7, 15では、データ量が半分になっている。

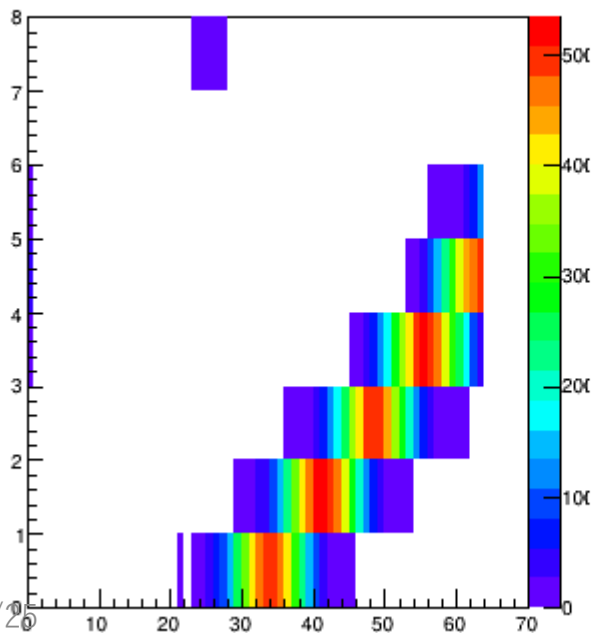
まとめ

- 20200124@NWUは、データ数が半分になっている。
 - 今回NCUで見られた問題と同じ。
- NWUでは、この問題はHDI \leftrightarrow ROC間のケーブルを指しなおすことで解決した。
 - 同様の解決法をNCUでも試してみるのがよいと考えられる。

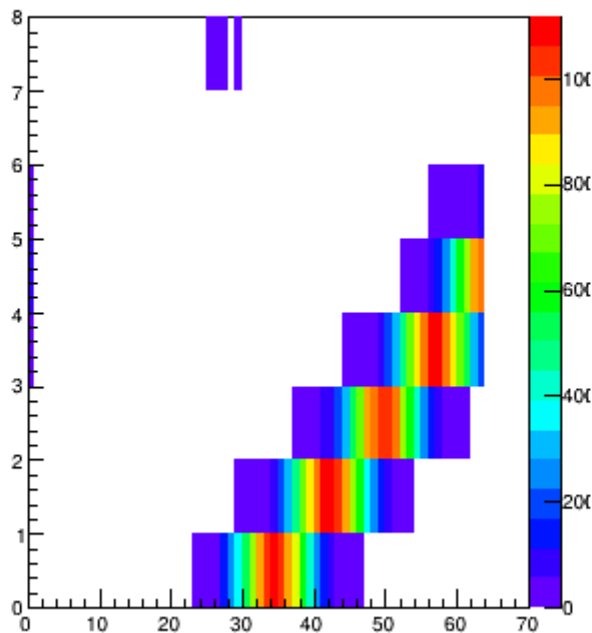
NCU module1のデータを同じ形式で示す



adc:ampl (module==8&&chip_id==1)



adc:ampl (module==8&&chip_id==7)



adc:ampl (module==8&&chip_id==15)

