

2021/09/14 INTT 日本語ミーティング

ここ1週間の理研テストベンチでのアクティビティ

理研、RBRC

秋葉康之、中川格、糠塚元気

立教大学：

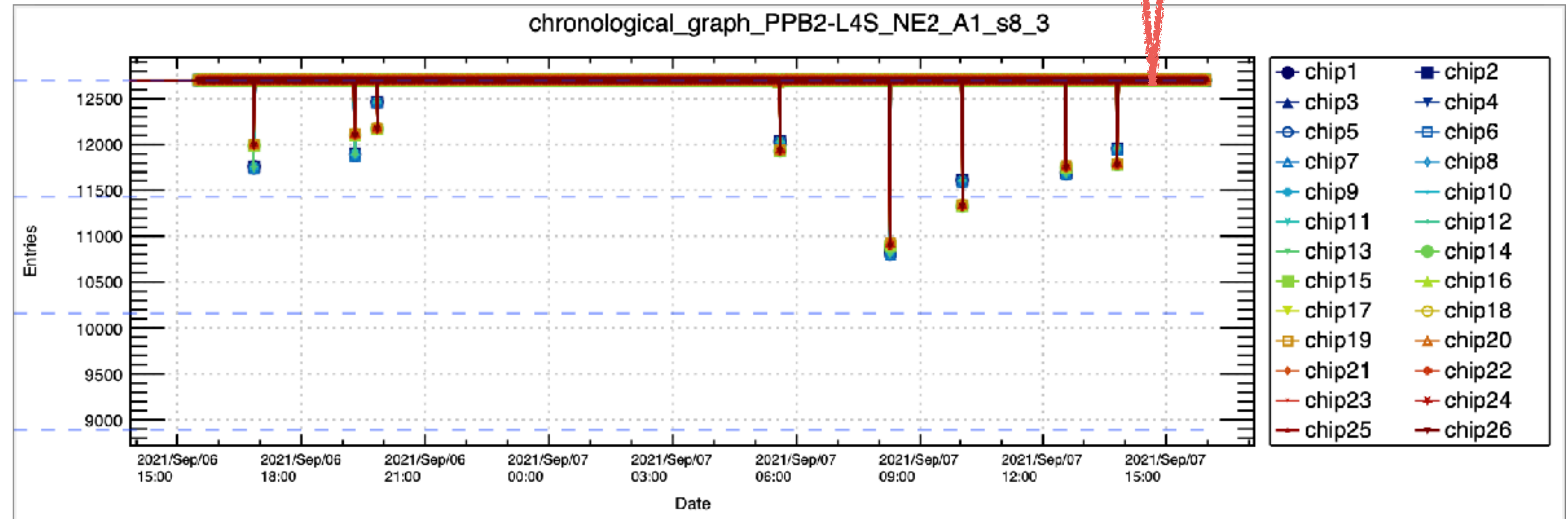
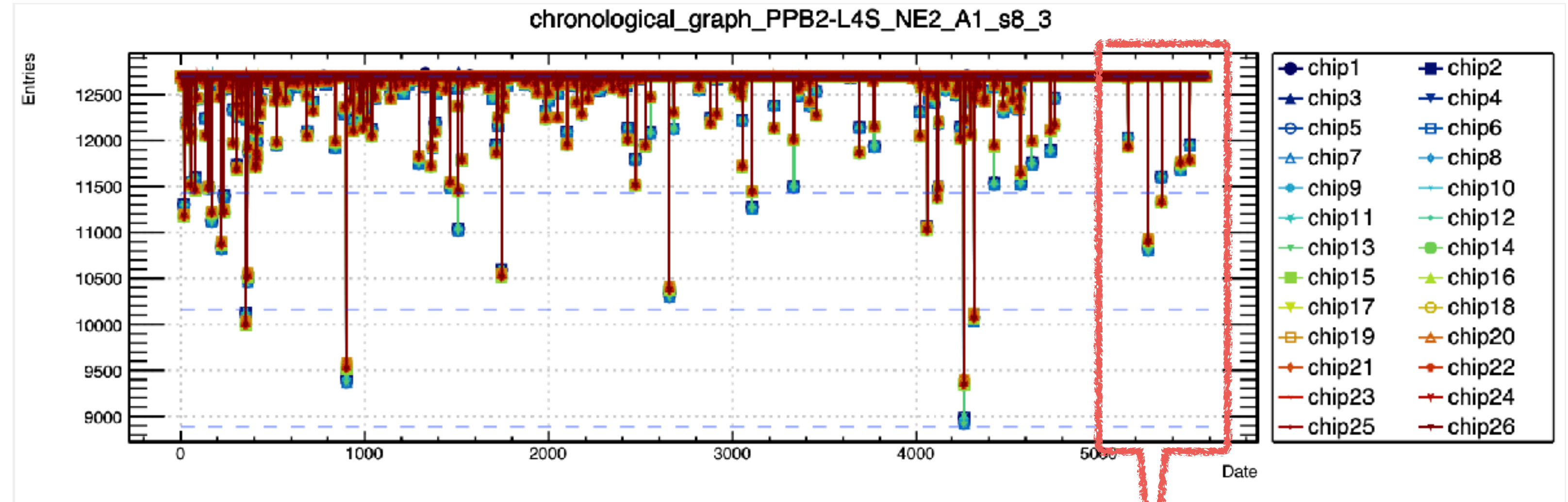
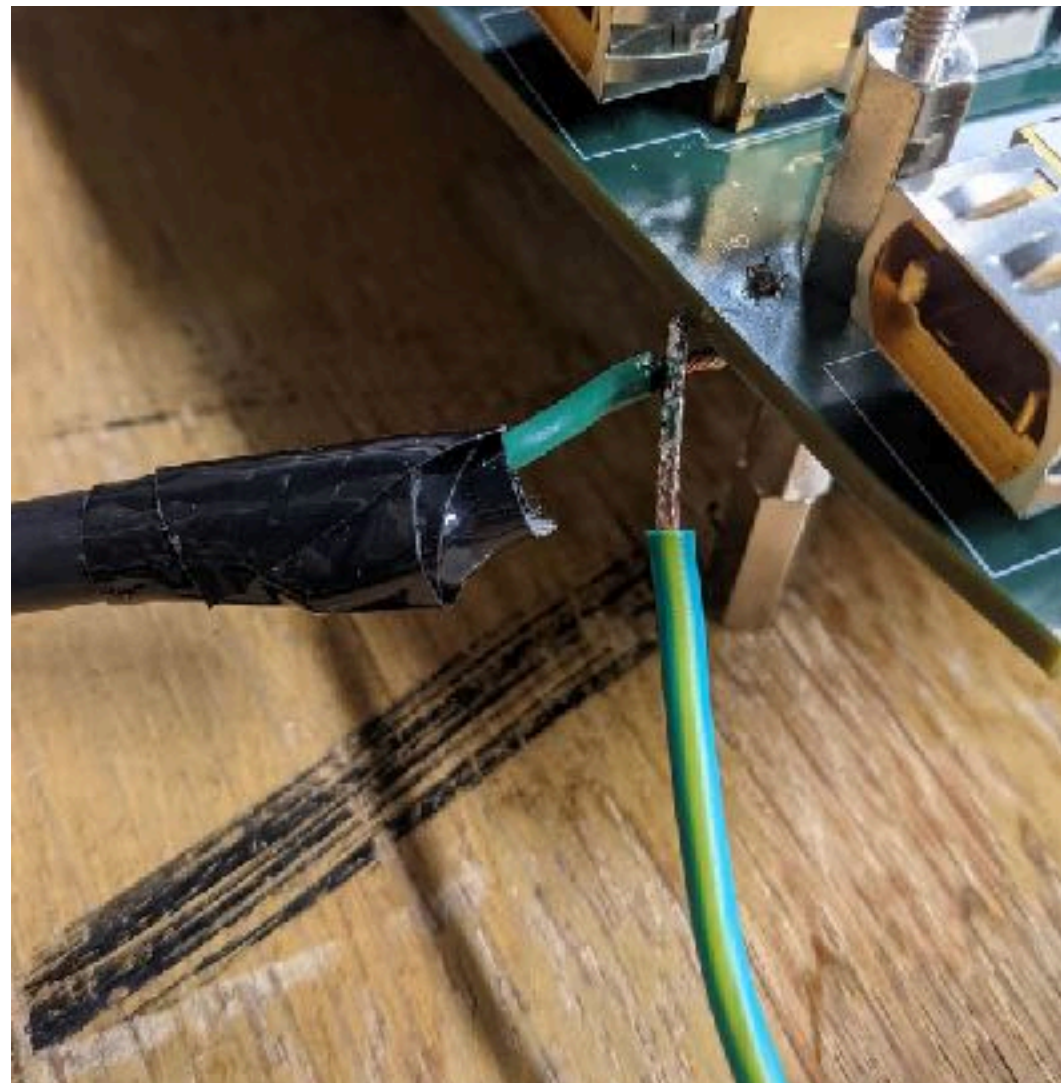
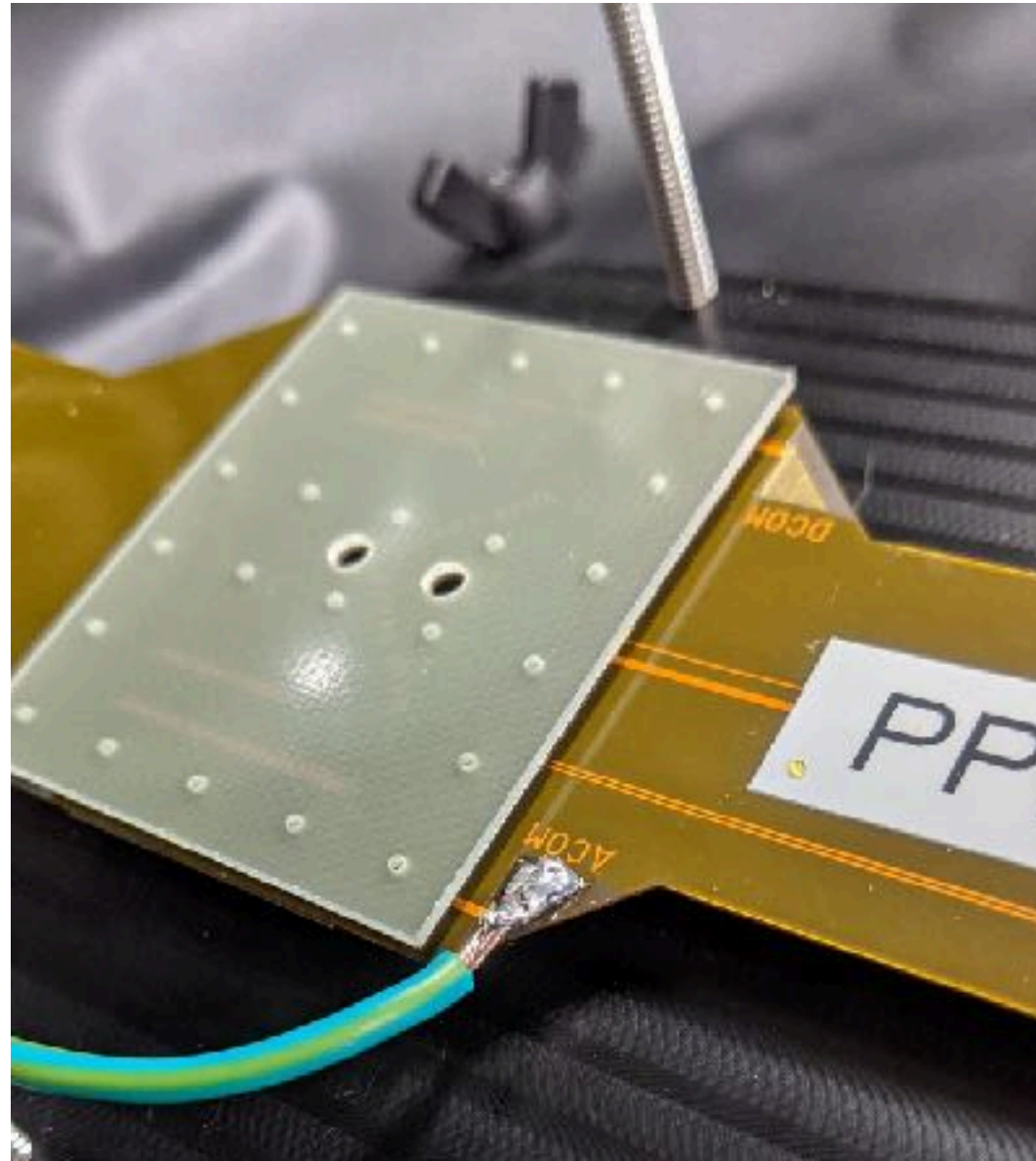
今井皓、中村友亮、中野元太

内容

- HDI 表面の GND ポートを直接 GND につないだときのキャリブレーション安定性
- 複数ラダー同時運転



HDI 表面の GND ポートを直接 GND につないだときのキャリブレーション安定性



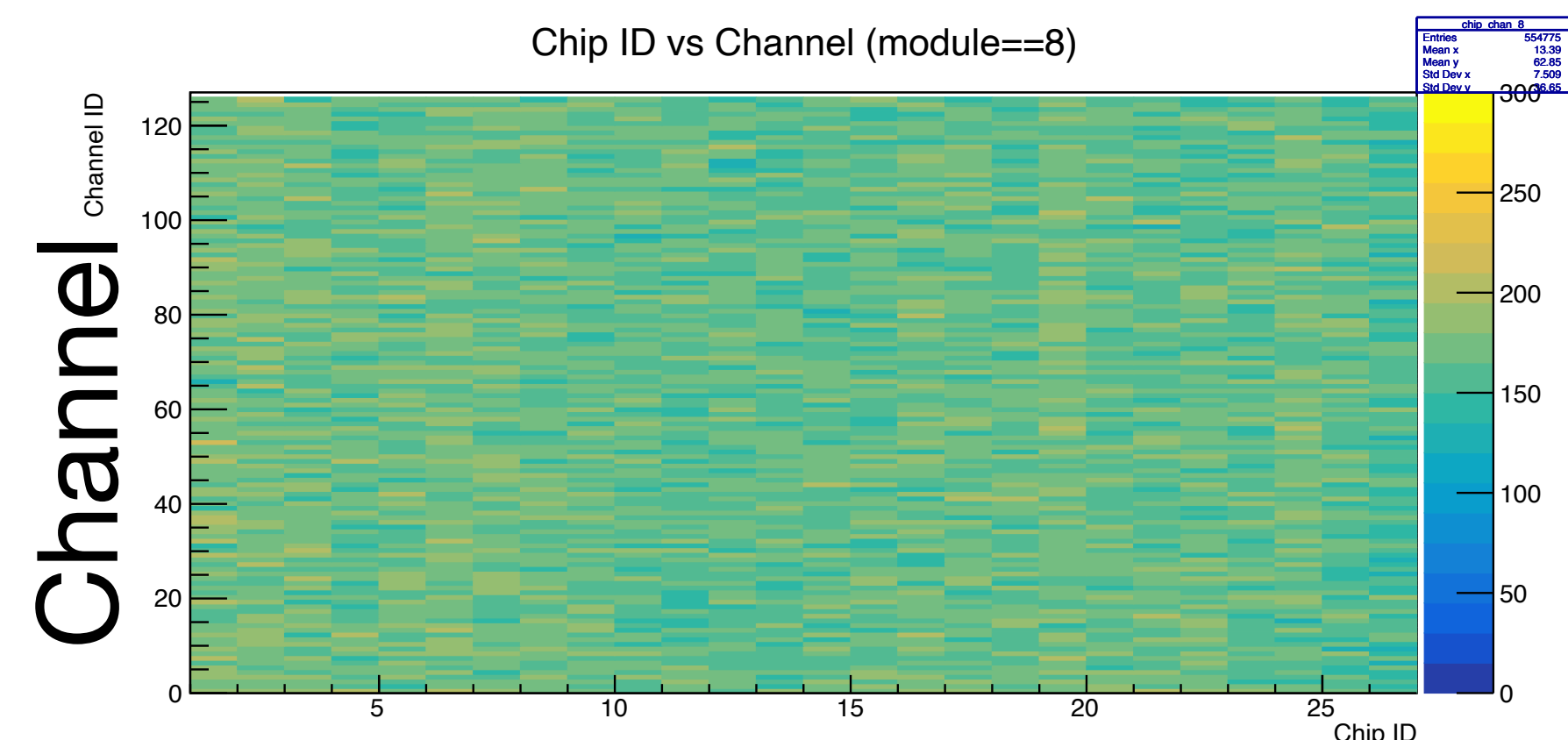
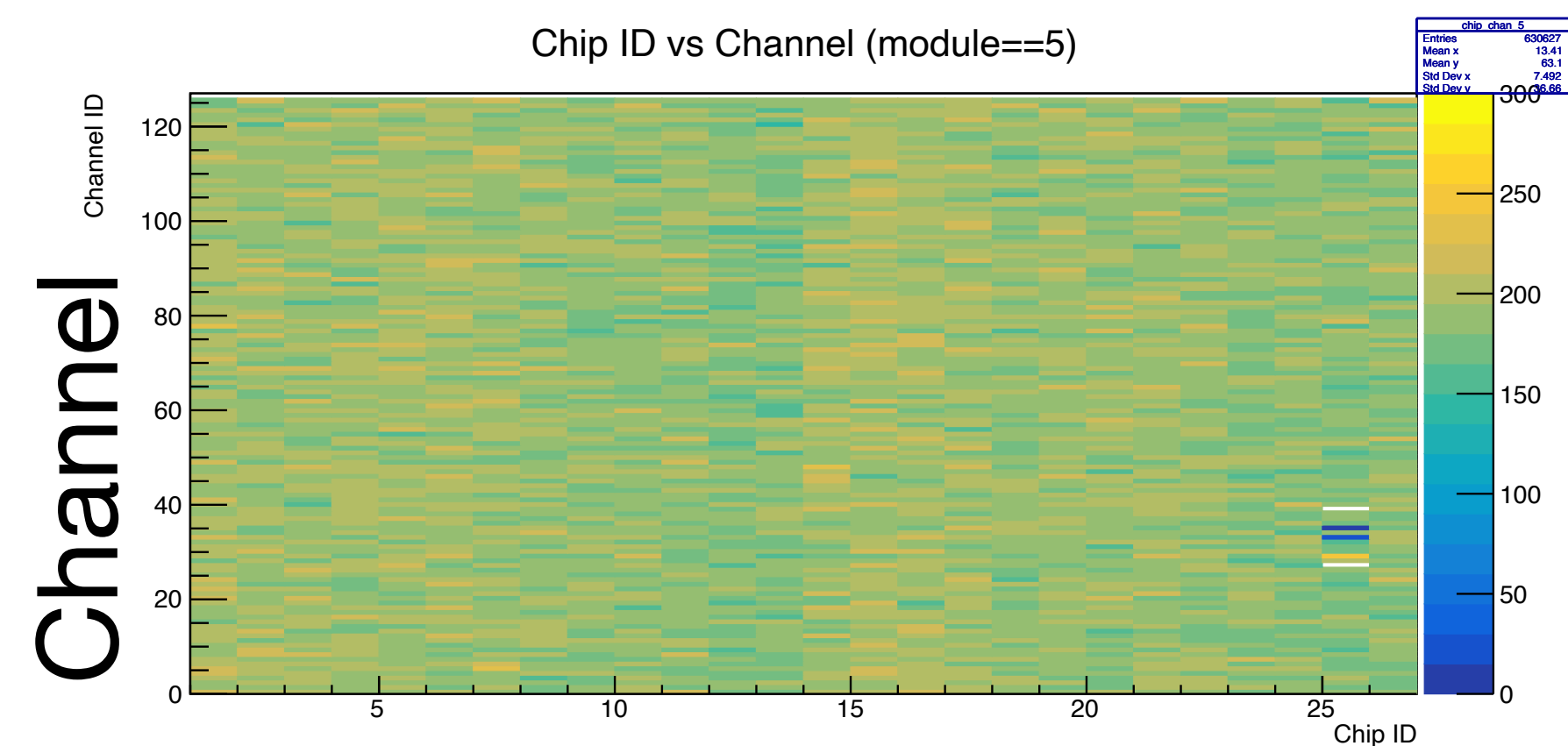
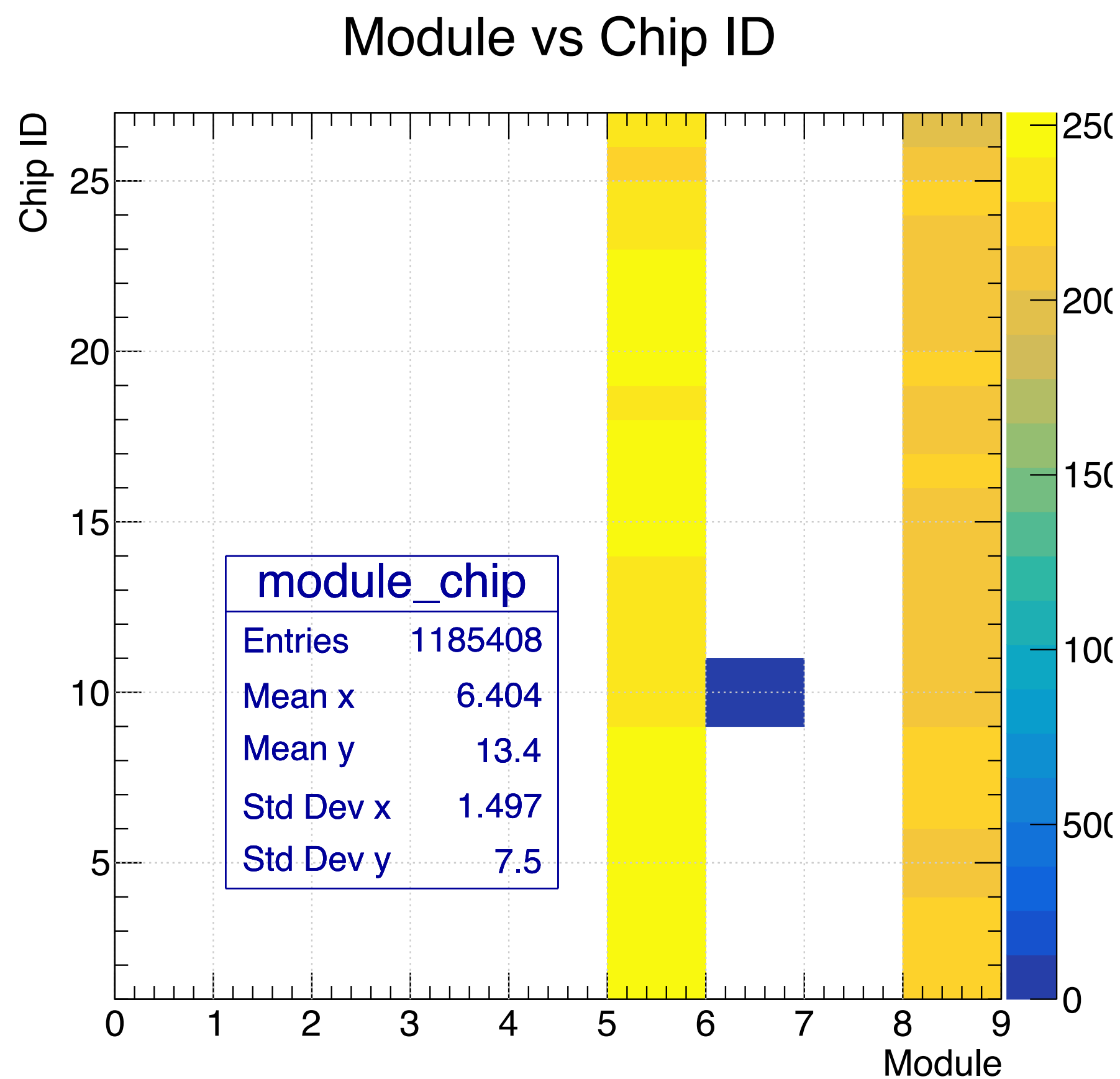
これまでに比べて状態がいいような気がする

キャリブレーションパルス数を数えて less entry の原因に決着をつけたいが、

理研で数える装置がない・・・

複数ラダー同時運転

産技研から conversion cable が返却される前に、INTT と FVTX を ROC port A1, A2 につないでキャリブレーションを行ってみた。



Chip