

2021/09/28 INTT 日本語ミーティング

ここ1週間の理研テストベンチでのアクティビティ

理研、RBRC

秋葉康之、中川格、糠塚元気

立教大学：

今井皓、中村友亮、中野元太

内容

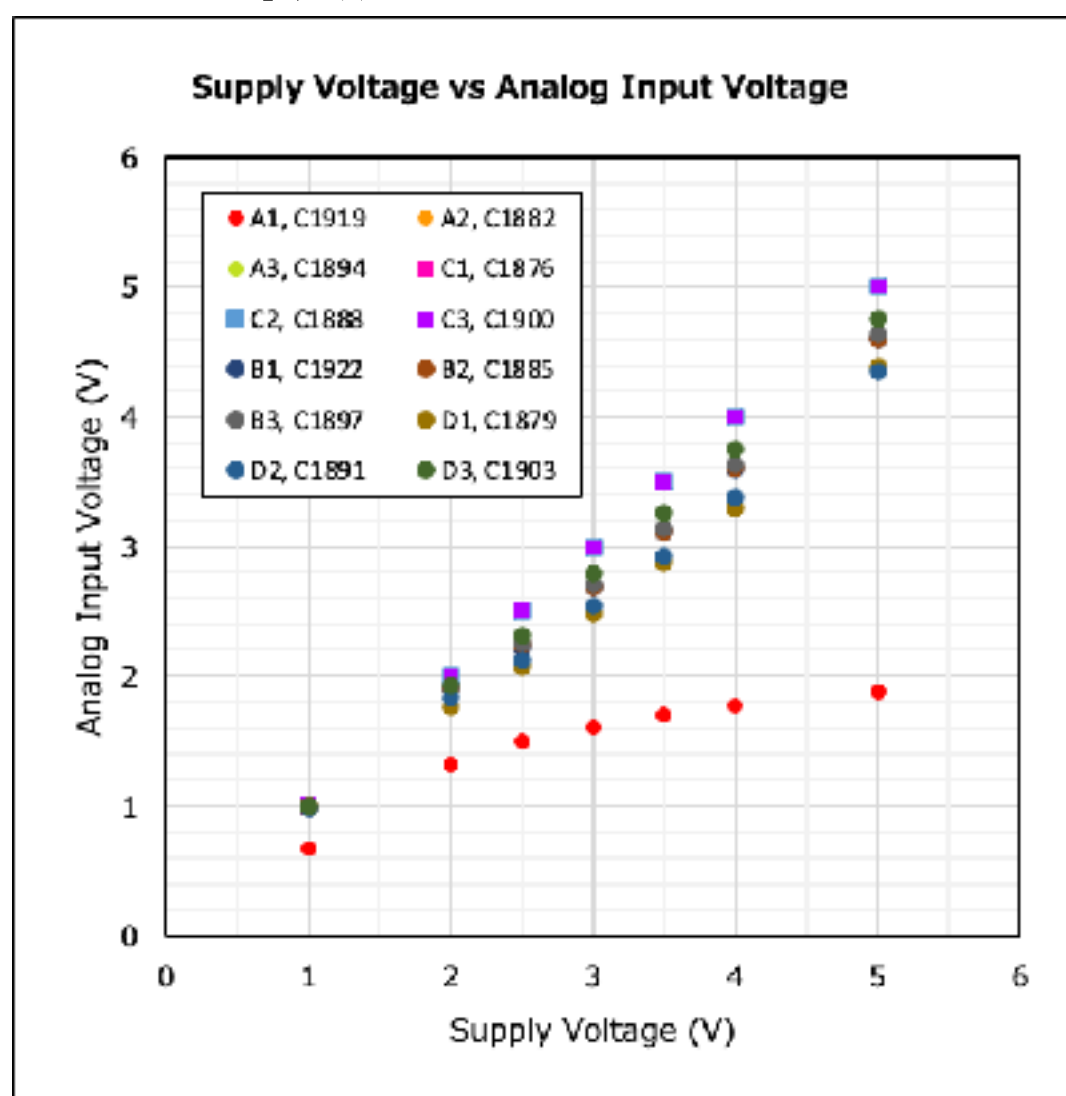
- Upgraded 1008ROC のテスト



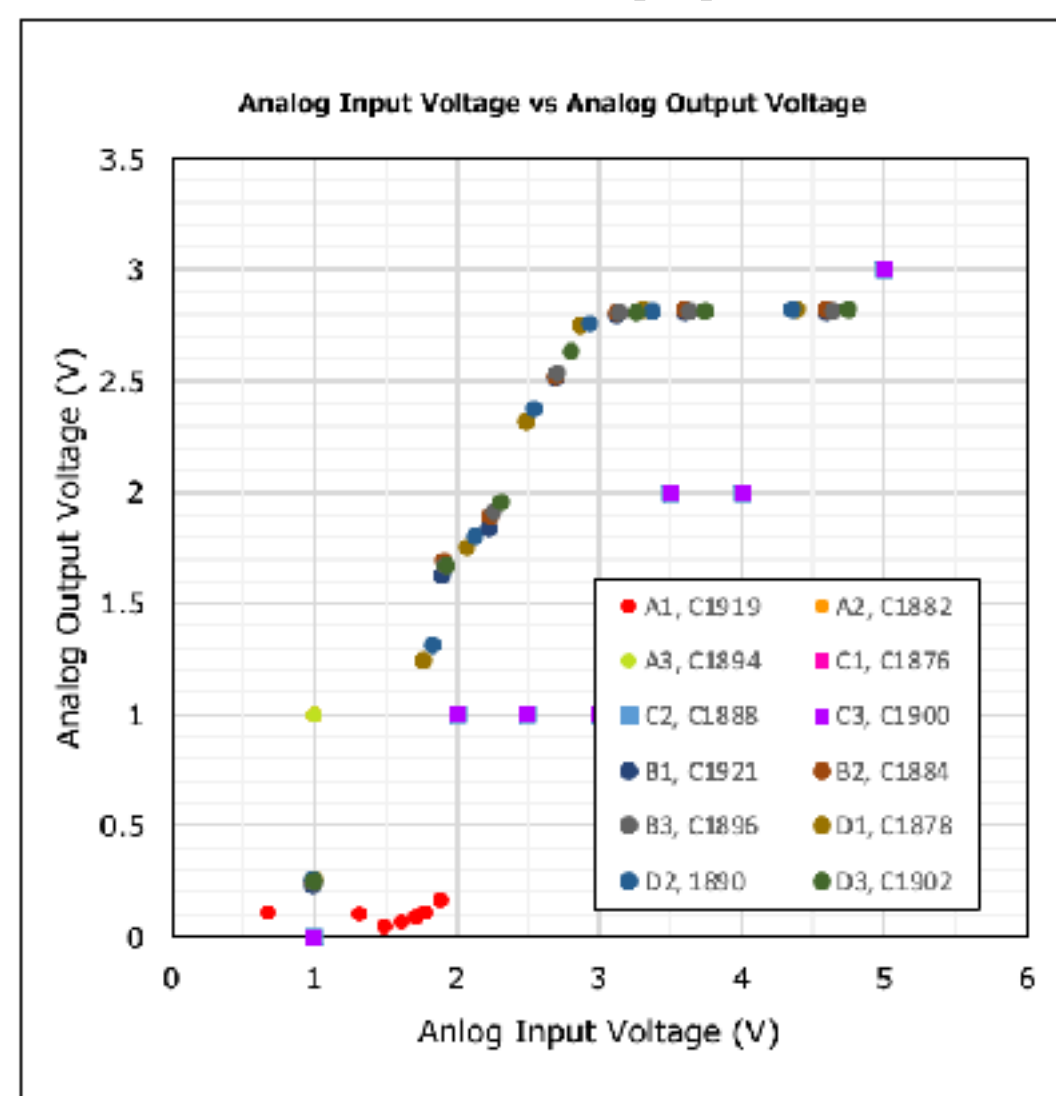
Upgraded 1008ROC のテスト, NEO

アナログ用
レギュレーター

電源の設定電圧 vs 入力電圧



入力電圧 vs 出力電圧



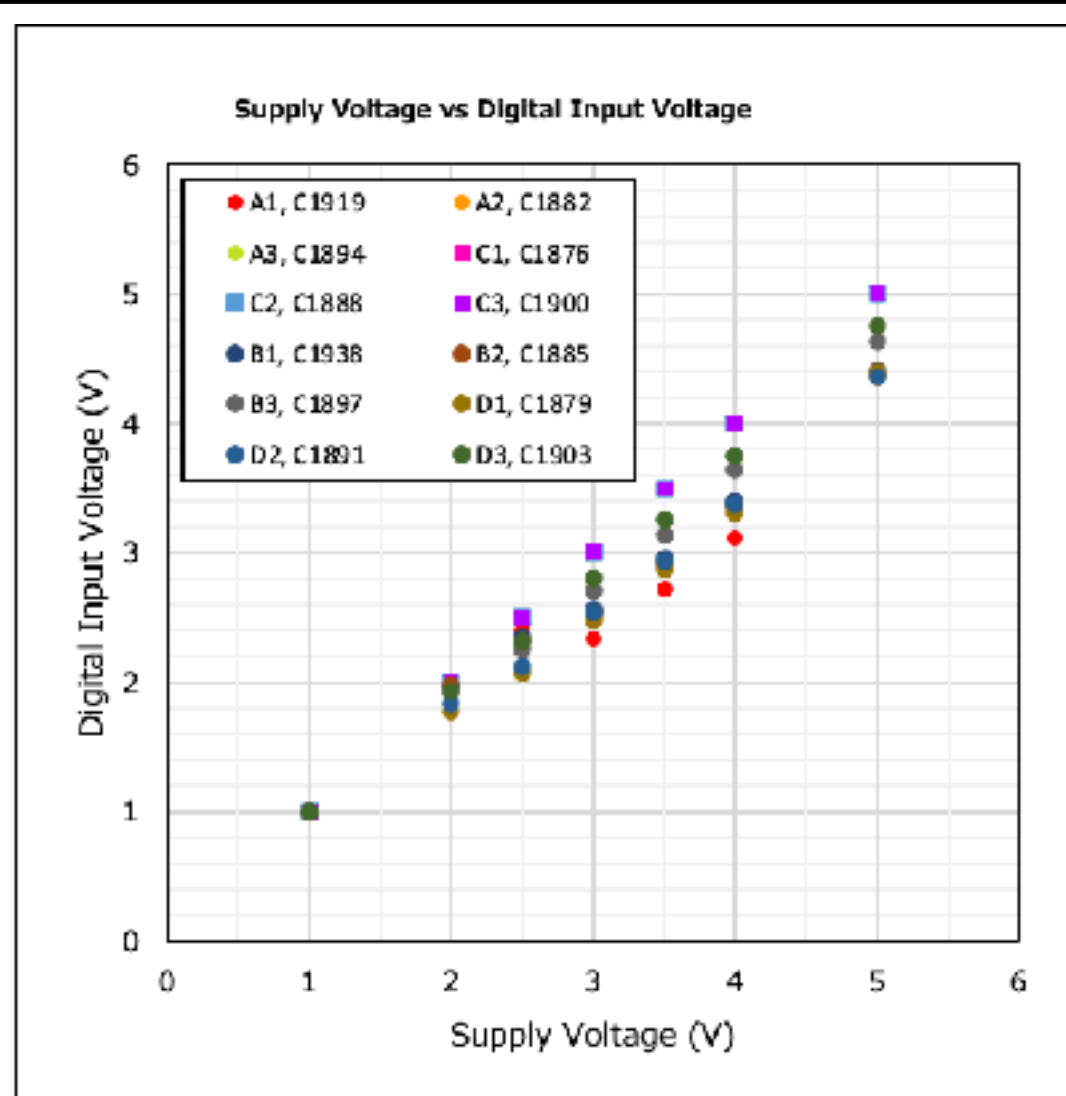
INTT ラダーで port A の測定も行った

- A1 のアナログ側がおかしい
- NW4 も同じ状況

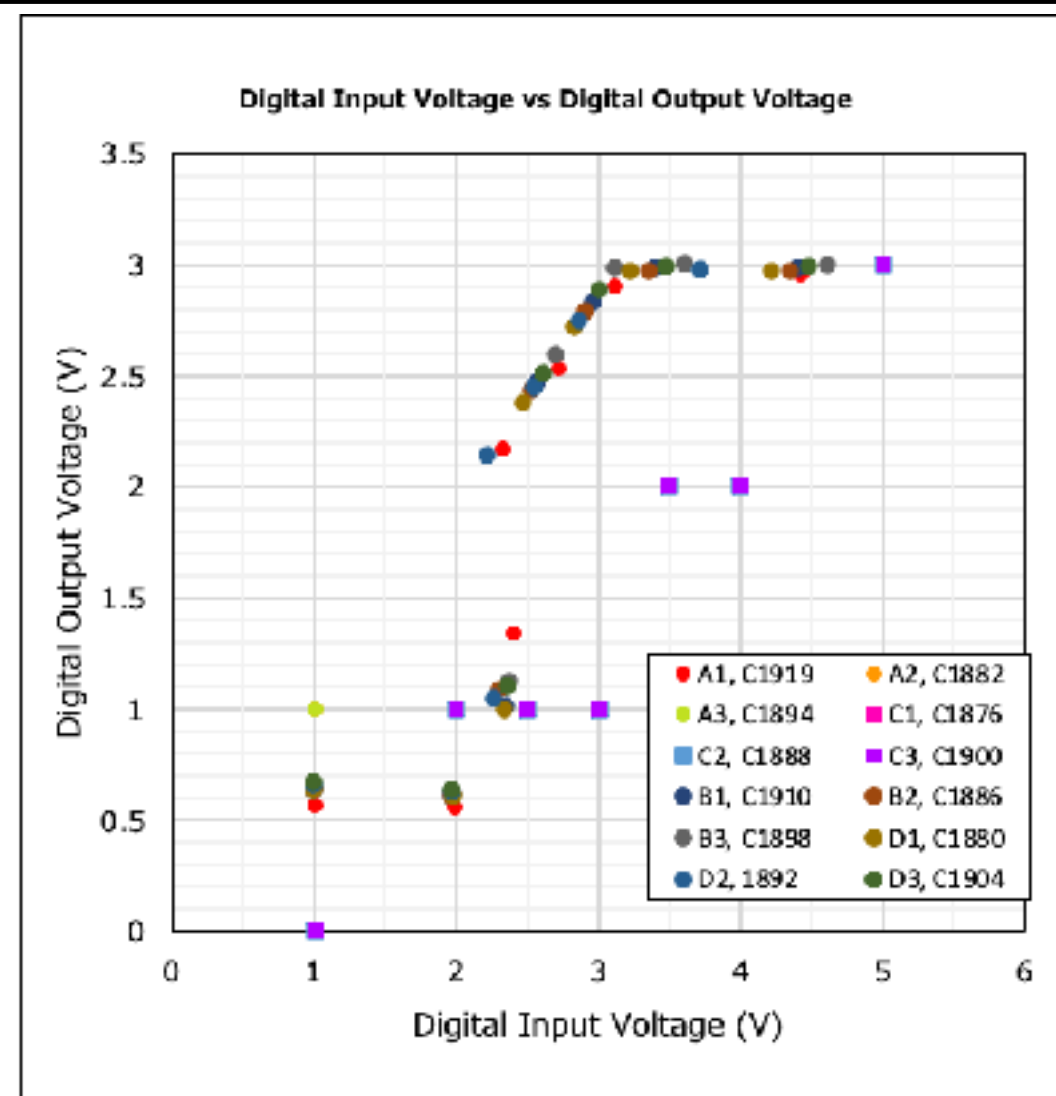
※ port C はダミーデータをプロットしてます

デジタル用
レギュレーター

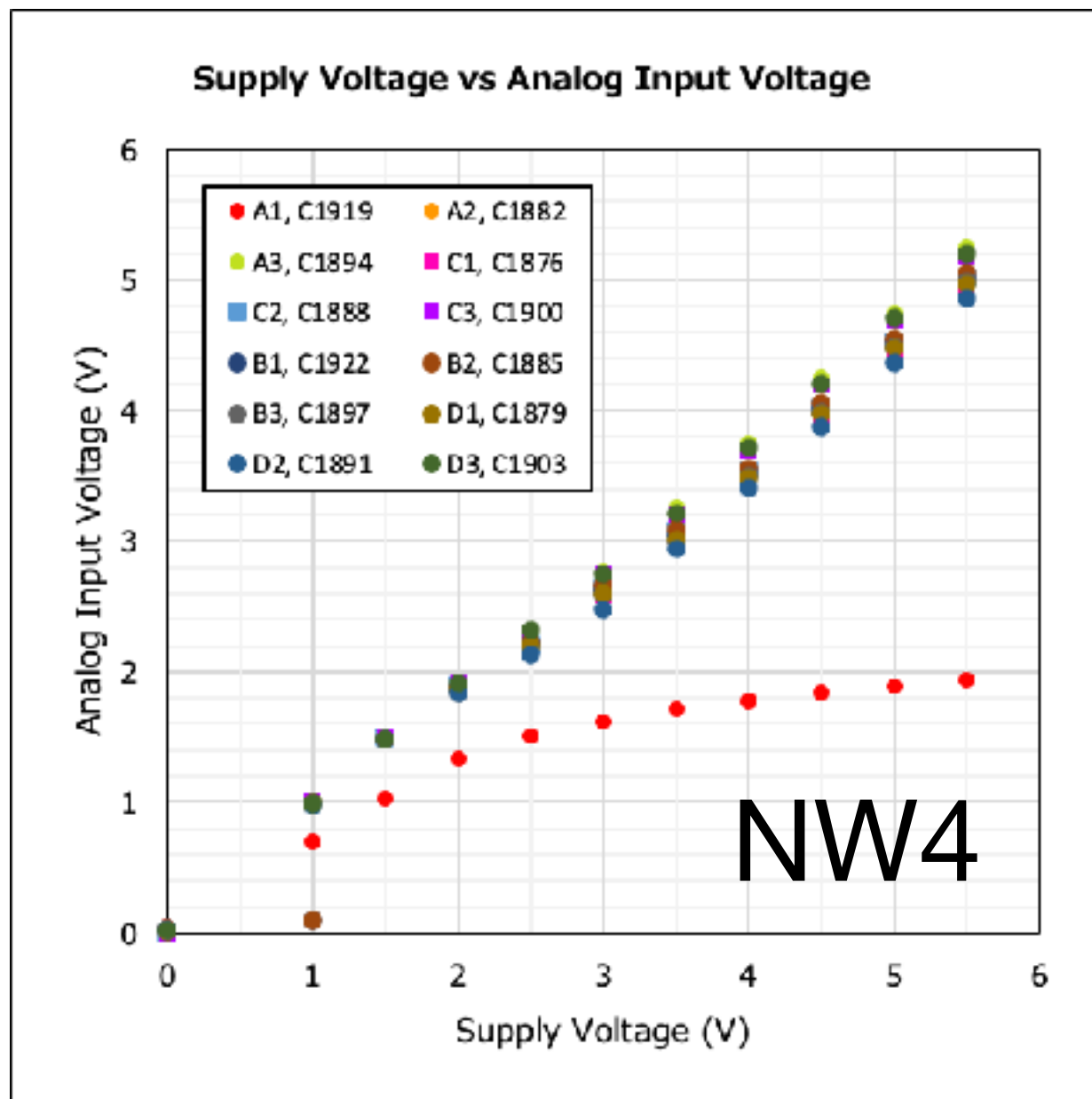
Supply Voltage vs Digital Input Voltage



Digital Input Voltage vs Digital Output Voltage

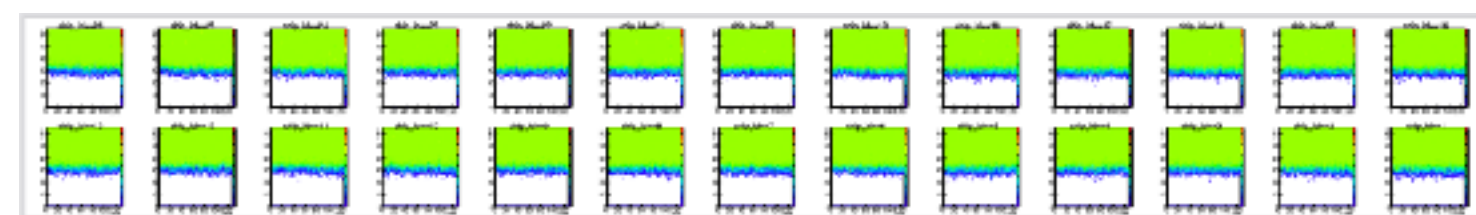


Supply Voltage vs Analog Input Voltage

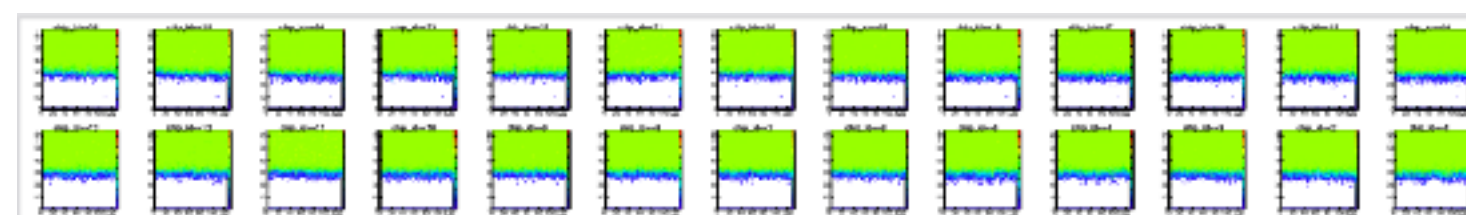


Upgraded 1008ROC のテスト, NE0, キャリブレーション

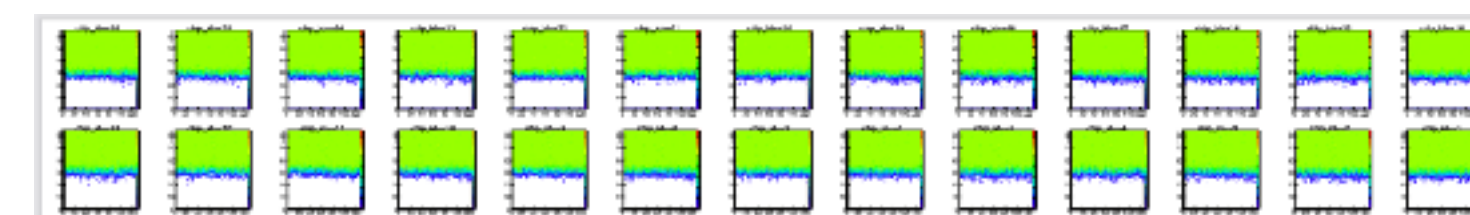
port-A1



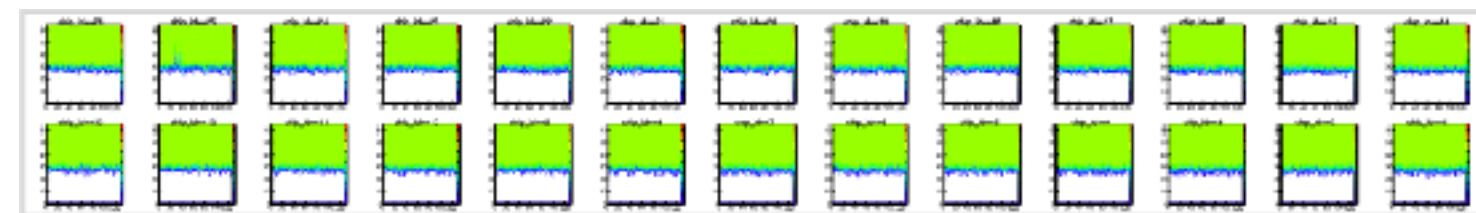
port-A2



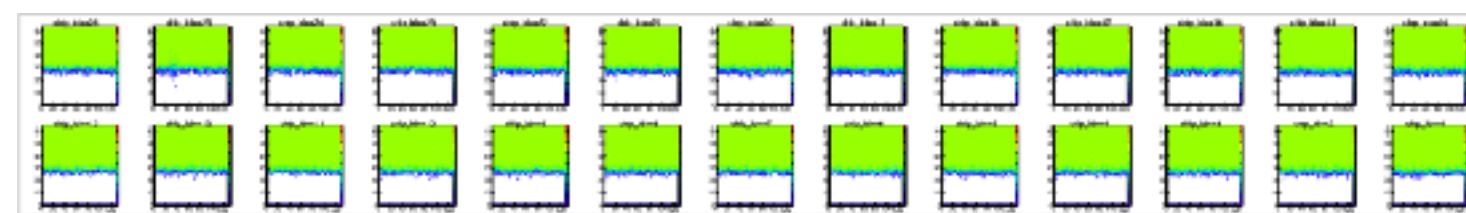
port-A3



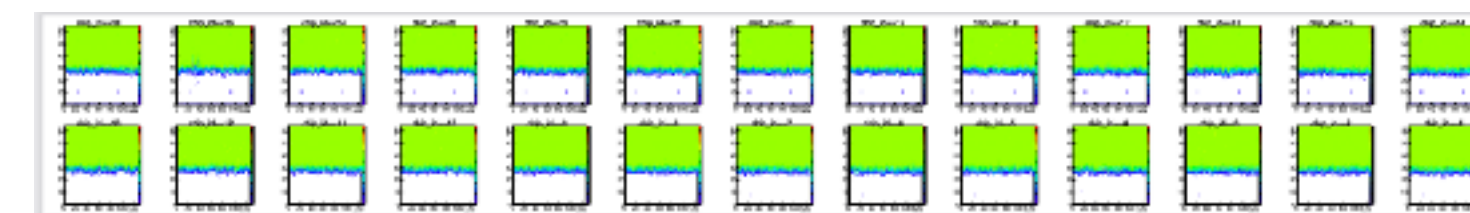
port-B1



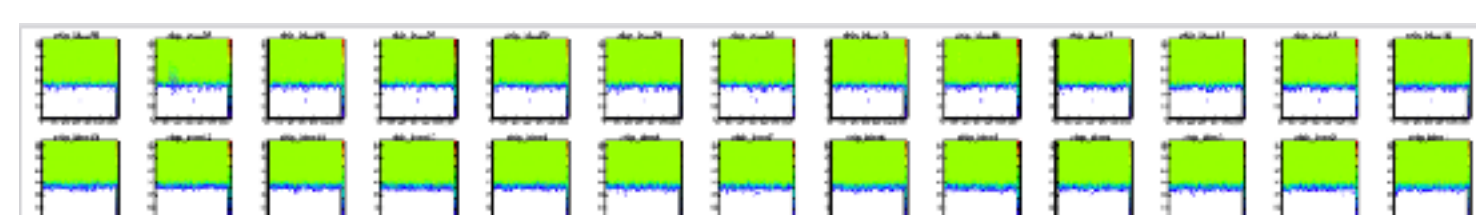
port-B2



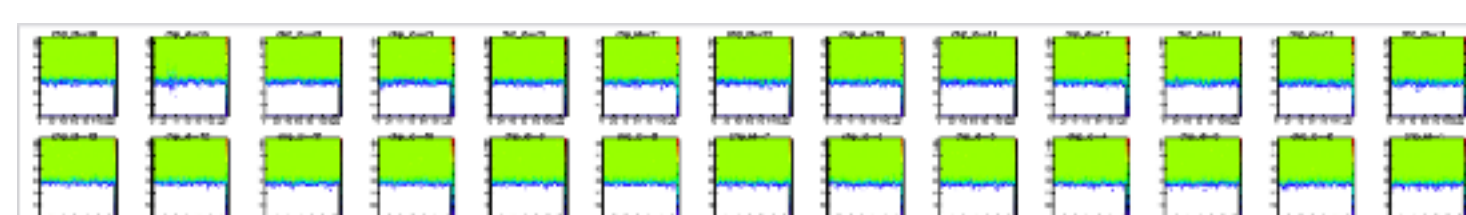
port-B3



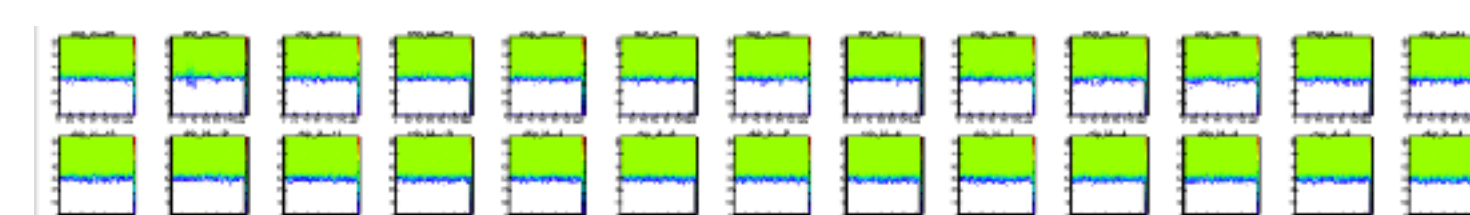
port-D1



port-D2



port-D3



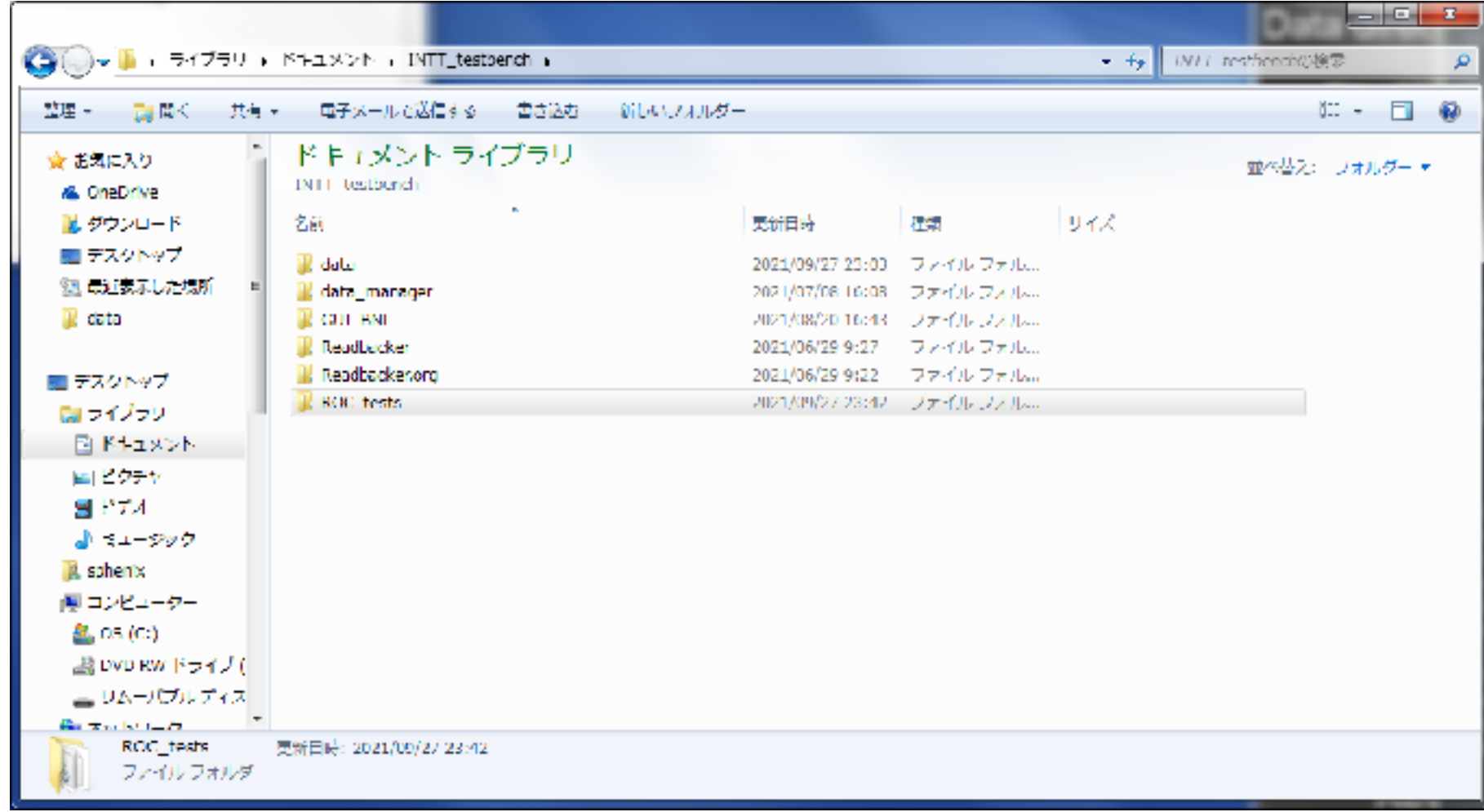
同じ測定を 3 回繰り返し、良好でない結果が得られたときは追加測定を行った

全ポートおおむね良好

バスエクステンダーは使用していない (必要?)

ポート C はまだテストしていない

Upgraded 1008ROC のテスト, Win7 への移行



- 今井、中村それぞれに手順を一通り伝授した
- プログラムの構造を今井に説明した
- 詳細は

ライブラリ/ドキュメント/INTT_testbench/ROC_tests/README
に書いてある

このミーティング後に zoom の画面共有をしながら
今井と作業、議論を行う予定

